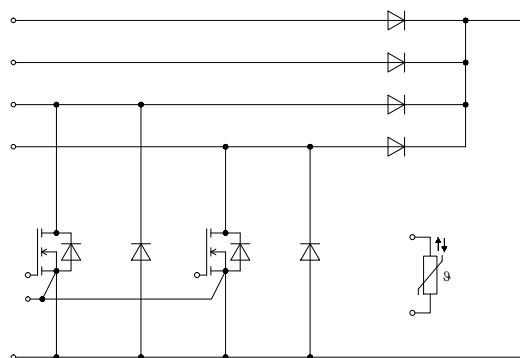
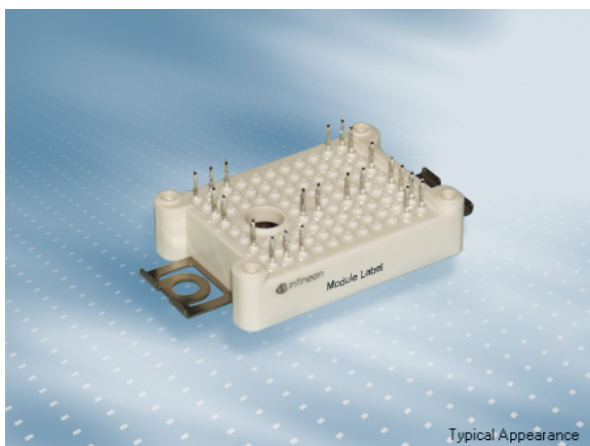


EasyPACK™ Modul mit CoolSiC™ Trench MOSFET und PressFIT / NTC  
 EasyPACK™ module with CoolSiC™ Trench MOSFET and PressFIT / NTC

## Vorläufige Daten / Preliminary Data



$V_{DSS} = 1200V$   
 $I_{D\ nom} = 25A / I_{DRM} = 50A$

### Potentielle Anwendungen

- Solar Anwendungen

### Potential Applications

- Solar applications

### Elektrische Eigenschaften

- CoolSiC™ Schottky Diode Gen 5
- Hohe Stromdichte
- Niederinduktives Design
- Niedrige Schaltverluste

### Electrical Features

- CoolSiC™ Schottky diode gen 5
- High current density
- Low inductive design
- Low switching losses

### Mechanische Eigenschaften

- Integrierter NTC Temperatur Sensor
- PressFIT Verbindungstechnik
- Robuste Montage durch integrierte Befestigungsklammern

### Mechanical Features

- Integrated NTC temperature sensor
- PressFIT contact technology
- Rugged mounting due to integrated mounting clamps

## Module Label Code

Barcode Code 128



DMX - Code



### Content of the Code

Content of the Code	Digit
Module Serial Number	1 - 5
Module Material Number	6 - 11
Production Order Number	12 - 19
Datecode (Production Year)	20 - 21
Datecode (Production Week)	22 - 23

**Vorläufige Daten**  
**Preliminary Data**
**MOSFET / MOSFET**
**Höchstzulässige Werte / Maximum Rated Values**

Drain-Source-Spannung Drain-source voltage	$T_{vj} = 25^{\circ}\text{C}$	$V_{DSS}$	1200	V
Drain-Gleichstrom DC drain current	$T_{vj} = 175^{\circ}\text{C}, V_{GS} = 15\text{ V}$	$T_H = 70^{\circ}\text{C}$	$I_{D\text{ nom}}$	25 A
Gepulster Drainstrom Pulsed drain current	verifiziert durch Design, $t_p$ limitiert durch $T_{vj\text{ max}}$ verified by design, $t_p$ limited by $T_{vj\text{ max}}$		$I_{D\text{ pulse}}$	50,0 A
Gate-Source Spannung Gate-source voltage		$V_{GSS}$	-10 / 20	V

**Charakteristische Werte / Characteristic Values**

		min.	typ.	max.	
Einschaltwiderstand Drain-source on resistance	$I_D = 25\text{ A}$ $V_{GS} = 15\text{ V}$	$T_{vj} = 25^{\circ}\text{C}$ $T_{vj} = 125^{\circ}\text{C}$ $T_{vj} = 150^{\circ}\text{C}$	$R_{DS\text{ on}}$	45,0 59,0 66,0	m $\Omega$
Gate-Schwellenspannung Gate threshold voltage	$I_D = 10,0\text{ mA}, V_{DS} = V_{GS}, T_{vj} = 25^{\circ}\text{C}$ (tested after 1ms pulse at $V_{GS} = +20\text{ V}$ )		$V_{GS(th)}$	3,45 4,50 5,55	V
Gesamt Gateladung Total gate charge	$V_{GS} = -5\text{ V} / 15\text{ V}, V_{DS} = 600\text{ V}$		$Q_G$	0,062	$\mu\text{C}$
Interner Gatewiderstand Internal gate resistor	$T_{vj} = 25^{\circ}\text{C}$		$R_{Gint}$	4,0	$\Omega$
Eingangskapazität Input capacitance	$f = 1\text{ MHz}, T_{vj} = 25^{\circ}\text{C}$ $V_{DS} = 800\text{ V}, V_{GS} = 0\text{ V}, V_{AC} = 25\text{ mV}$		$C_{iss}$	1,84	nF
Ausgangskapazität Output capacitance	$f = 1\text{ MHz}, T_{vj} = 25^{\circ}\text{C}$ $V_{DS} = 800\text{ V}, V_{GS} = 0\text{ V}, V_{AC} = 25\text{ mV}$		$C_{oss}$	0,11	nF
Rückwirkungskapazität Reverse transfer capacitance	$f = 1\text{ MHz}, T_{vj} = 25^{\circ}\text{C}$ $V_{DS} = 800\text{ V}, V_{GS} = 0\text{ V}, V_{AC} = 25\text{ mV}$		$C_{rss}$	0,014	nF
$C_{OSS}$ Speicherenergie $C_{OSS}$ stored energy	$T_{vj} = 25^{\circ}\text{C}$ $V_{DS} = 800\text{ V}, V_{GS} = -5\text{ V} / 15\text{ V}$		$E_{oss}$	44,0	$\mu\text{J}$
Drain-Source-Reststrom Zero gate voltage drain current	$V_{DS} = 1200\text{ V}, V_{GS} = -5\text{ V}$	$T_{vj} = 25^{\circ}\text{C}$	$I_{DSS}$	0,10 120	$\mu\text{A}$
Gate-Source-Reststrom Gate-source leakage current	$V_{DS} = 0\text{ V}$ $T_{vj} = 25^{\circ}\text{C}$	$V_{GS} = 20\text{ V}$ $V_{GS} = -10\text{ V}$	$I_{GSS}$	400	nA
Einschaltverzögerungszeit, induktive Last Turn on delay time, inductive load	$I_D = 25\text{ A}, V_{DS} = 600\text{ V}$ $V_{GS} = -5\text{ V} / 15\text{ V}$ $R_{Gon} = 1,00\ \Omega$	$T_{vj} = 25^{\circ}\text{C}$ $T_{vj} = 125^{\circ}\text{C}$ $T_{vj} = 150^{\circ}\text{C}$	$t_{d\text{ on}}$	11,3 10,6 10,1	ns
Anstiegszeit, induktive Last Rise time, inductive load	$I_D = 25\text{ A}, V_{DS} = 600\text{ V}$ $V_{GS} = -5\text{ V} / 15\text{ V}$ $R_{Gon} = 1,00\ \Omega$	$T_{vj} = 25^{\circ}\text{C}$ $T_{vj} = 125^{\circ}\text{C}$ $T_{vj} = 150^{\circ}\text{C}$	$t_r$	7,20 7,20 7,20	ns
Abschaltverzögerungszeit, induktive Last Turn off delay time, inductive load	$I_D = 25\text{ A}, V_{DS} = 600\text{ V}$ $V_{GS} = -5\text{ V} / 15\text{ V}$ $R_{Goff} = 1,00\ \Omega$	$T_{vj} = 25^{\circ}\text{C}$ $T_{vj} = 125^{\circ}\text{C}$ $T_{vj} = 150^{\circ}\text{C}$	$t_{d\text{ off}}$	38,5 38,5 38,5	ns
Fallzeit, induktive Last Fall time, inductive load	$I_D = 25\text{ A}, V_{DS} = 600\text{ V}$ $V_{GS} = -5\text{ V} / 15\text{ V}$ $R_{Goff} = 1,00\ \Omega$	$T_{vj} = 25^{\circ}\text{C}$ $T_{vj} = 125^{\circ}\text{C}$ $T_{vj} = 150^{\circ}\text{C}$	$t_f$	12,8 12,8 12,8	ns
Einschaltverlustenergie pro Puls Turn-on energy loss per pulse	$I_D = 25\text{ A}, V_{DS} = 600\text{ V}, L\sigma = 35\text{ nH}$ $di/dt = 6,80\text{ kA}/\mu\text{s}$ ( $T_{vj} = 150^{\circ}\text{C}$ ) $V_{GS} = -5\text{ V} / 15\text{ V}, R_{Gon} = 1,00\ \Omega$	$T_{vj} = 25^{\circ}\text{C}$ $T_{vj} = 125^{\circ}\text{C}$ $T_{vj} = 150^{\circ}\text{C}$	$E_{on}$	0,222 0,227 0,227	mJ
Abschaltverlustenergie pro Puls Turn-off energy loss per pulse	$I_D = 25\text{ A}, V_{DS} = 600\text{ V}, L\sigma = 35\text{ nH}$ $du/dt = 62,0\text{ kV}/\mu\text{s}$ ( $T_{vj} = 150^{\circ}\text{C}$ ) $V_{GS} = -5\text{ V} / 15\text{ V}, R_{Goff} = 1,00\ \Omega$	$T_{vj} = 25^{\circ}\text{C}$ $T_{vj} = 125^{\circ}\text{C}$ $T_{vj} = 150^{\circ}\text{C}$	$E_{off}$	0,045 0,045 0,045	mJ
Kurzschlußverhalten SC data	$V_{GS} = -5\text{ V} / 15\text{ V}, V_{DD} = 800\text{ V}$ $V_{DSS\text{ max}} = V_{DSS} - L_{SDS} \cdot di/dt$ $R_G = 10,0\ \Omega$	$t_p \leq 2\ \mu\text{s}, T_{vj} = 25^{\circ}\text{C}$ $t_p \leq 2\ \mu\text{s}, T_{vj} = 150^{\circ}\text{C}$	$I_{SC}$	210 205	A A
Wärmewiderstand, Chip bis Kühlkörper Thermal resistance, junction to heatsink	pro MOSFET / per MOSFET		$R_{th\text{ JH}}$	1,61	K/W
Temperatur im Schaltbetrieb Temperature under switching conditions		$T_{vj\text{ op}}$	-40	150	$^{\circ}\text{C}$

**Body Diode / Body diode**
**Höchstzulässige Werte / Maximum Rated Values**

Body Diode-Gleichstrom DC body diode forward current	$T_{vj} = 175^{\circ}\text{C}, V_{GS} = -5\text{ V}$	$T_H = 70^{\circ}\text{C}$	$I_{SD}$	8	A
---	--	----------------------------	----------	---	---

**Charakteristische Werte / Characteristic Values**

		min.	typ.	max.	
Durchlassspannung Forward voltage	$I_{SD} = 25\text{ A}, V_{GS} = -5\text{ V}$ $I_{SD} = 25\text{ A}, V_{GS} = -5\text{ V}$ $I_{SD} = 25\text{ A}, V_{GS} = -5\text{ V}$	$T_{vj} = 25^{\circ}\text{C}$ $T_{vj} = 125^{\circ}\text{C}$ $T_{vj} = 150^{\circ}\text{C}$	$V_{SD}$	4,60 4,35 4,30	V

**Vorläufige Daten**  
**Preliminary Data**
**Diode, Hochsetzsteller / Diode, Boost**  
**Höchstzulässige Werte / Maximum Rated Values**

Periodische Spitzensperrspannung Repetitive peak reverse voltage	$T_{vj} = 25^{\circ}\text{C}$	$V_{RRM}$	1200	V
Dauergleichstrom Continuous DC forward current		$I_F$	20	A
Periodischer Spitzenstrom Repetitive peak forward current	$t_p = 1\text{ ms}$	$I_{FRM}$	40	A
Grenzlastintegral $I^2t$ - value	$V_R = 0\text{ V}, t_p = 10\text{ ms}, T_{vj} = 125^{\circ}\text{C}$ $V_R = 0\text{ V}, t_p = 10\text{ ms}, T_{vj} = 150^{\circ}\text{C}$	$I^2t$	50,0 55,0	$\text{A}^2\text{s}$ $\text{A}^2\text{s}$

**Charakteristische Werte / Characteristic Values**

		min.	typ.	max.	
Durchlassspannung Forward voltage	$I_F = 20\text{ A}, V_{GE} = 0\text{ V}$		1,45	1,75	V
	$I_F = 20\text{ A}, V_{GE} = 0\text{ V}$		1,75		V
	$I_F = 20\text{ A}, V_{GE} = 0\text{ V}$		1,85		V
Rückstromspitze Peak reverse recovery current	$I_F = 20\text{ A}, -di_F/dt = 5600\text{ A}/\mu\text{s} (T_{vj}=150^{\circ}\text{C})$		30,1		A
	$V_R = 600\text{ V}$		29,9		A
			29,9		A
Sperrverzögerungsladung Recovered charge	$I_F = 20\text{ A}, -di_F/dt = 5600\text{ A}/\mu\text{s} (T_{vj}=150^{\circ}\text{C})$		0,242		$\mu\text{C}$
	$V_R = 600\text{ V}$		0,248		$\mu\text{C}$
			0,248		$\mu\text{C}$
Abschaltenergie pro Puls Reverse recovery energy	$I_F = 20\text{ A}, -di_F/dt = 5600\text{ A}/\mu\text{s} (T_{vj}=150^{\circ}\text{C})$		0,027		mJ
	$V_R = 600\text{ V}$		0,031		mJ
			0,031		mJ
Wärmewiderstand, Chip bis Kühlkörper Thermal resistance, junction to heatsink	pro Diode / per diode	$R_{thJH}$	1,38		K/W
Temperatur im Schaltbetrieb Temperature under switching conditions		$T_{vj\text{ op}}$	-40	150	$^{\circ}\text{C}$

**Bypass-Diode / Bypass-Diode**
**Höchstzulässige Werte / Maximum Rated Values**

Periodische Spitzensperrspannung Repetitive peak reverse voltage	$T_{vj} = 25^{\circ}\text{C}$	$V_{RRM}$	1200	V
Durchlassstrom Grenzeffektivwert pro Chip Maximum RMS forward current per chip	$T_H = 80^{\circ}\text{C}$	$I_{FRMSM}$	50	A
Gleichrichter Ausgang Grenzeffektivstrom Maximum RMS current at rectifier output	$T_H = 80^{\circ}\text{C}$	$I_{RMSM}$	50	A
Stoßstrom Grenzwert Surge forward current	$t_p = 10\text{ ms}, T_{vj} = 25^{\circ}\text{C}$	$I_{FSM}$	450	A
	$t_p = 10\text{ ms}, T_{vj} = 150^{\circ}\text{C}$		360	A
Grenzlastintegral $I^2t$ - value	$t_p = 10\text{ ms}, T_{vj} = 25^{\circ}\text{C}$	$I^2t$	1010	$\text{A}^2\text{s}$
	$t_p = 10\text{ ms}, T_{vj} = 150^{\circ}\text{C}$		648	$\text{A}^2\text{s}$

**Charakteristische Werte / Characteristic Values**

		min.	typ.	max.	
Durchlassspannung Forward voltage	$T_{vj} = 150^{\circ}\text{C}, I_F = 30\text{ A}$	$V_F$	0,95		V
Sperrstrom Reverse current	$T_{vj} = 150^{\circ}\text{C}, V_R = 1200\text{ V}$	$I_R$	0,10		mA
Wärmewiderstand, Chip bis Kühlkörper Thermal resistance, junction to heatsink	pro Diode / per diode	$R_{thJH}$	1,37		K/W
Temperatur im Schaltbetrieb Temperature under switching conditions		$T_{vj\text{ op}}$	-40	150	$^{\circ}\text{C}$

**Vorläufige Daten**  
**Preliminary Data**
**Verpolschutz Diode A / Inverse-polarity protection diode A**  
**Höchstzulässige Werte / Maximum Rated Values**

Periodische Spitzensperrspannung Repetitive peak reverse voltage	$T_{vj} = 25^{\circ}\text{C}$	$V_{RRM}$	1200	V
Durchlassstrom Grenzeffektivwert pro Chip Maximum RMS forward current per chip	$T_H = 80^{\circ}\text{C}$	$I_{FRMSM}$	50	A
Gleichrichter Ausgang Grenzeffektivstrom Maximum RMS current at rectifier output	$T_H = 80^{\circ}\text{C}$	$I_{RMSM}$	50	A
Stoßstrom Grenzwert Surge forward current	$t_p = 10\text{ ms}, T_{vj} = 25^{\circ}\text{C}$ $t_p = 10\text{ ms}, T_{vj} = 150^{\circ}\text{C}$	$I_{FSM}$	450 360	A A
Grenzlastintegral $I^2t$ - value	$t_p = 10\text{ ms}, T_{vj} = 25^{\circ}\text{C}$ $t_p = 10\text{ ms}, T_{vj} = 150^{\circ}\text{C}$	$I^2t$	1010 648	$\text{A}^2\text{s}$ $\text{A}^2\text{s}$

**Charakteristische Werte / Characteristic Values**

			min.	typ.	max.	
Durchlassspannung Forward voltage	$T_{vj} = 150^{\circ}\text{C}, I_F = 30\text{ A}$	$V_F$		0,95		V
Sperrstrom Reverse current	$T_{vj} = 150^{\circ}\text{C}, V_R = 1200\text{ V}$	$I_R$		0,10		mA
Wärmewiderstand, Chip bis Kühlkörper Thermal resistance, junction to heatsink	pro Diode / per diode	$R_{thJH}$		1,37		K/W
Temperatur im Schaltbetrieb Temperature under switching conditions		$T_{vj\text{ op}}$	-40		150	$^{\circ}\text{C}$

**Verpolschutz Diode B / Inverse-polarity protection diode B**  
**Höchstzulässige Werte / Maximum Rated Values**

Periodische Spitzensperrspannung Repetitive peak reverse voltage	$T_{vj} = 25^{\circ}\text{C}$	$V_{RRM}$	1200	V
Durchlassstrom Grenzeffektivwert pro Chip Maximum RMS forward current per chip	$T_H = 80^{\circ}\text{C}$	$I_{FRMSM}$	50	A
Gleichrichter Ausgang Grenzeffektivstrom Maximum RMS current at rectifier output	$T_H = 80^{\circ}\text{C}$	$I_{RMSM}$	50	A
Stoßstrom Grenzwert Surge forward current	$t_p = 10\text{ ms}, T_{vj} = 25^{\circ}\text{C}$ $t_p = 10\text{ ms}, T_{vj} = 150^{\circ}\text{C}$	$I_{FSM}$	450 360	A A
Grenzlastintegral $I^2t$ - value	$t_p = 10\text{ ms}, T_{vj} = 25^{\circ}\text{C}$ $t_p = 10\text{ ms}, T_{vj} = 150^{\circ}\text{C}$	$I^2t$	1010 648	$\text{A}^2\text{s}$ $\text{A}^2\text{s}$

**Charakteristische Werte / Characteristic Values**

			min.	typ.	max.	
Durchlassspannung Forward voltage	$T_{vj} = 150^{\circ}\text{C}, I_F = 30\text{ A}$	$V_F$		0,95		V
Sperrstrom Reverse current	$T_{vj} = 150^{\circ}\text{C}, V_R = 1200\text{ V}$	$I_R$		0,10		mA
Wärmewiderstand, Chip bis Kühlkörper Thermal resistance, junction to heatsink	pro Diode / per diode	$R_{thJH}$		1,37		K/W
Temperatur im Schaltbetrieb Temperature under switching conditions		$T_{vj\text{ op}}$	-40		150	$^{\circ}\text{C}$

**Vorläufige Daten**  
**Preliminary Data**
**NTC-Widerstand / NTC-Thermistor**
**Charakteristische Werte / Characteristic Values**

				min.	typ.	max.	
Nennwiderstand Rated resistance	$T_{NTC} = 25^{\circ}\text{C}$	$R_{25}$			5,00		k $\Omega$
Abweichung von R100 Deviation of R100	$T_{NTC} = 100^{\circ}\text{C}, R_{100} = 493 \Omega$	$\Delta R/R$	-5			5	%
Verlustleistung Power dissipation	$T_{NTC} = 25^{\circ}\text{C}$	$P_{25}$				20,0	mW
B-Wert B-value	$R_2 = R_{25} \exp [B_{25/50}(1/T_2 - 1/(298,15 \text{ K}))]$	$B_{25/50}$			3375		K
B-Wert B-value	$R_2 = R_{25} \exp [B_{25/80}(1/T_2 - 1/(298,15 \text{ K}))]$	$B_{25/80}$			3411		K
B-Wert B-value	$R_2 = R_{25} \exp [B_{25/100}(1/T_2 - 1/(298,15 \text{ K}))]$	$B_{25/100}$			3433		K

Angaben gemäß gültiger Application Note.  
Specification according to the valid application note.

**Modul / Module**

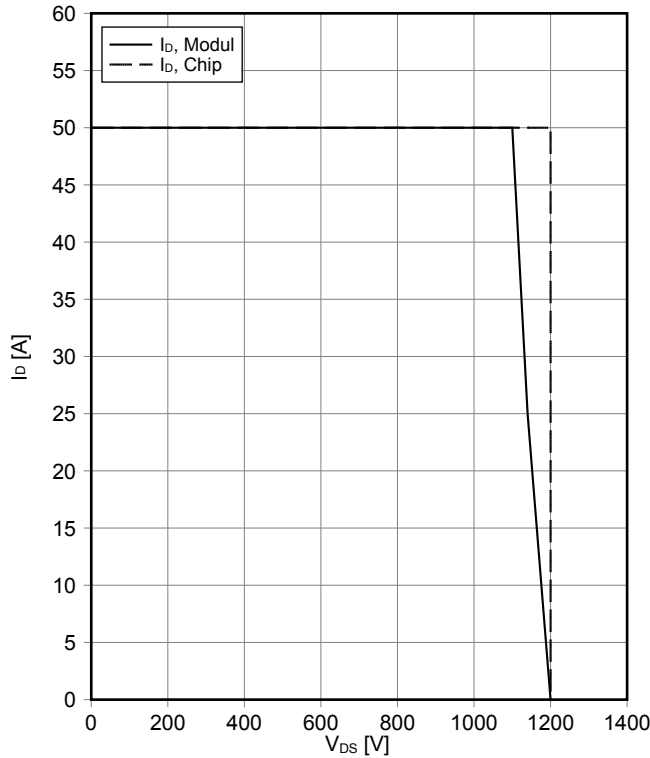
Isolations-Prüfspannung Isolation test voltage	RMS, f = 50 Hz, t = 1 min.	$V_{ISOL}$			3,0		kV
Innere Isolation Internal isolation	Basisisolation (Schutzklasse 1, EN61140) basic insulation (class 1, IEC 61140)				$\text{Al}_2\text{O}_3$		
Kriechstrecke Creepage distance	Kontakt - Kühlkörper / terminal to heatsink Kontakt - Kontakt / terminal to terminal				11,5 6,3		mm
Luftstrecke Clearance	Kontakt - Kühlkörper / terminal to heatsink Kontakt - Kontakt / terminal to terminal				10,0 5,0		mm
Vergleichszahl der Kriechwegbildung Comperative tracking index		CTI			> 200		
Relativer Temperaturindex (elektr.) RTI Elec.	Gehäuse housing	RTI			140		$^{\circ}\text{C}$
				min.	typ.	max.	
Modulstreuintuktivität Stray inductance module		$L_{sCE}$			10		nH
Lagertemperatur Storage temperature		$T_{stg}$	-40			125	$^{\circ}\text{C}$
Anpresskraft für mech. Bef. pro Feder mounting force per clamp		F	20	-		50	N
Gewicht Weight		G			24		g

The current under continuous operation is limited to 25 A rms per connector pin.  
Important note: The selection of positive and negative gate-source voltages impacts the long-term behavior of the device. The design guidelines described in Application Note AN 2018-09 must be considered to ensure sound operation of the device over the planned lifetime.

## Vorläufige Daten Preliminary Data

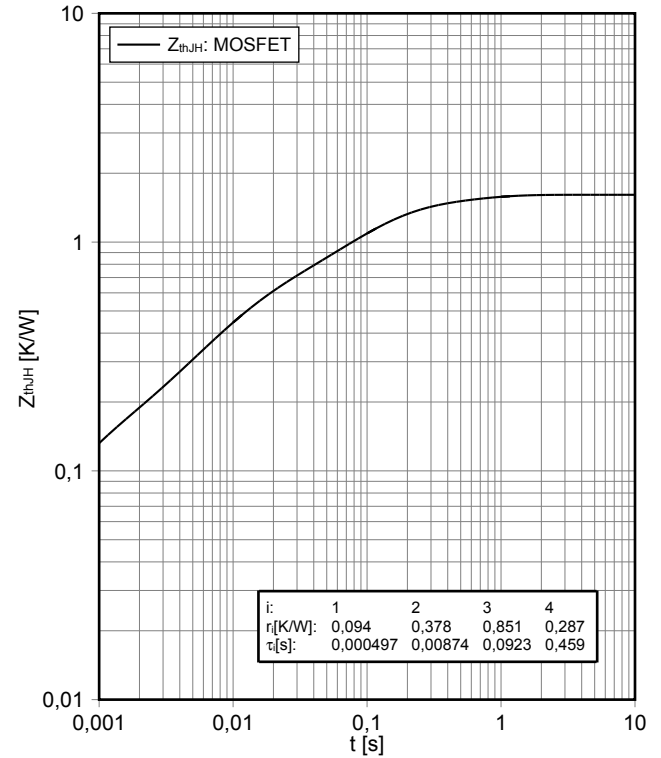
### Sicherer Rückwärts-Arbeitsbereich MOSFET (RBSOA) reverse bias safe operating area MOSFET (RBSOA)

$I_D = f(V_{DS})$   
 $V_{GS} = -5 \text{ V} / 15 \text{ V}, T_{vj} = 150^\circ\text{C}, R_G = 1 \Omega$



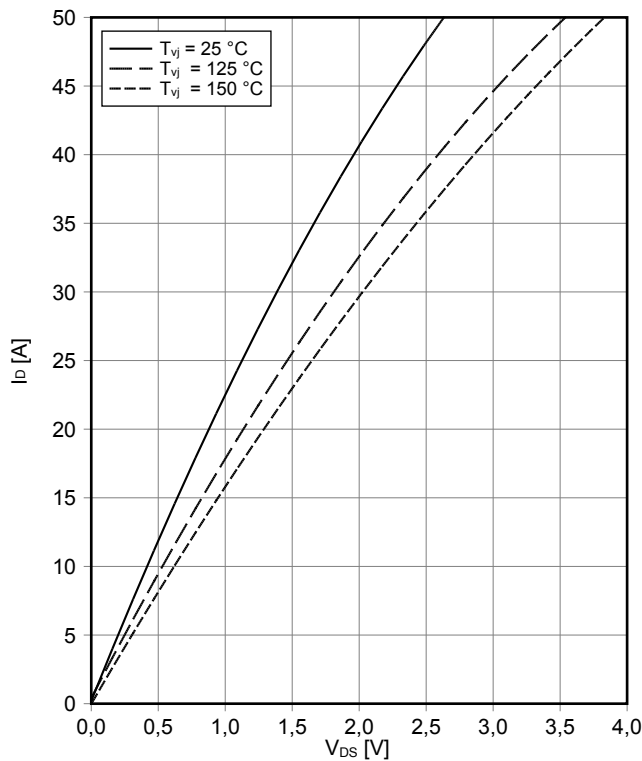
### Transienter Wärmewiderstand MOSFET transient thermal impedance MOSFET

$Z_{thJH} = f(t)$



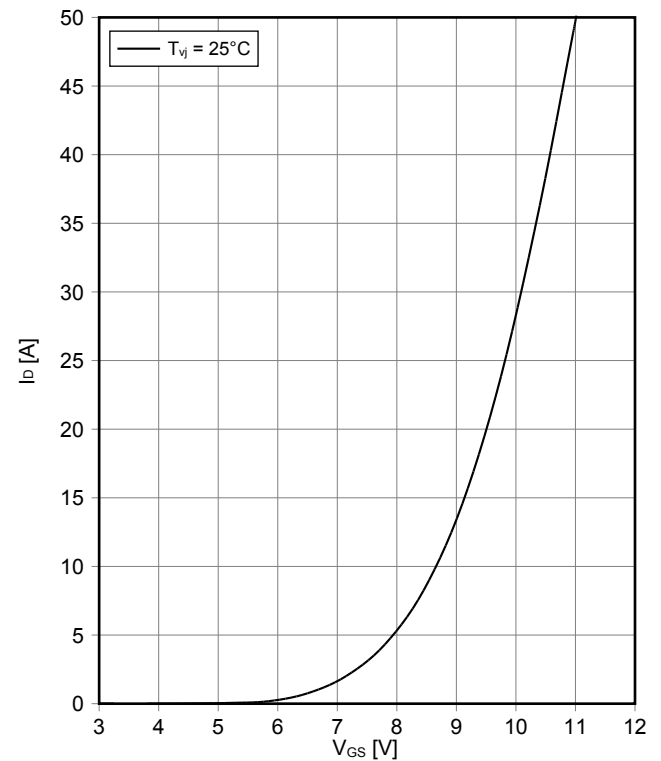
### Ausgangskennlinie MOSFET (typisch) output characteristic MOSFET (typical)

$I_D = f(V_{DS})$   
 $V_{GS} = 15 \text{ V}$



### Übertragungscharakteristik MOSFET (typisch) transfer characteristic MOSFET (typical)

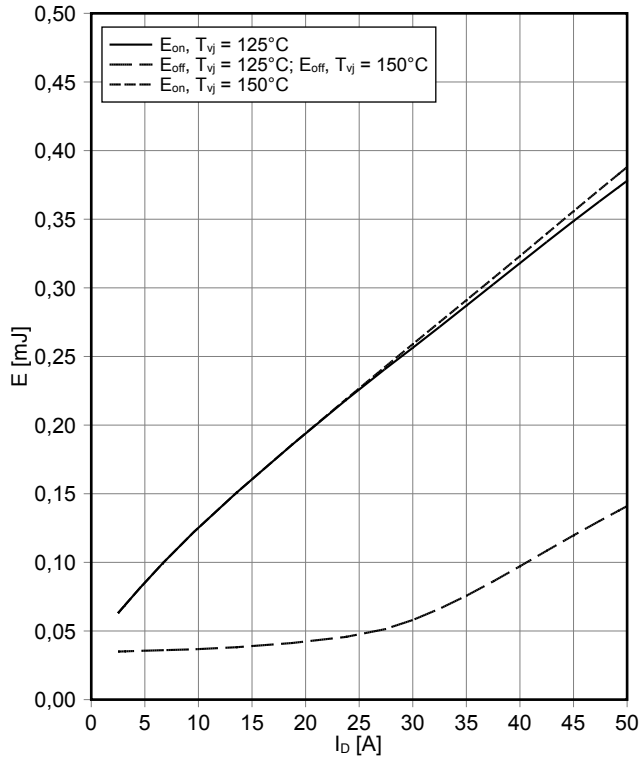
$I_D = f(V_{GS})$   
 $V_{DS} = 20 \text{ V}$



## Vorläufige Daten Preliminary Data

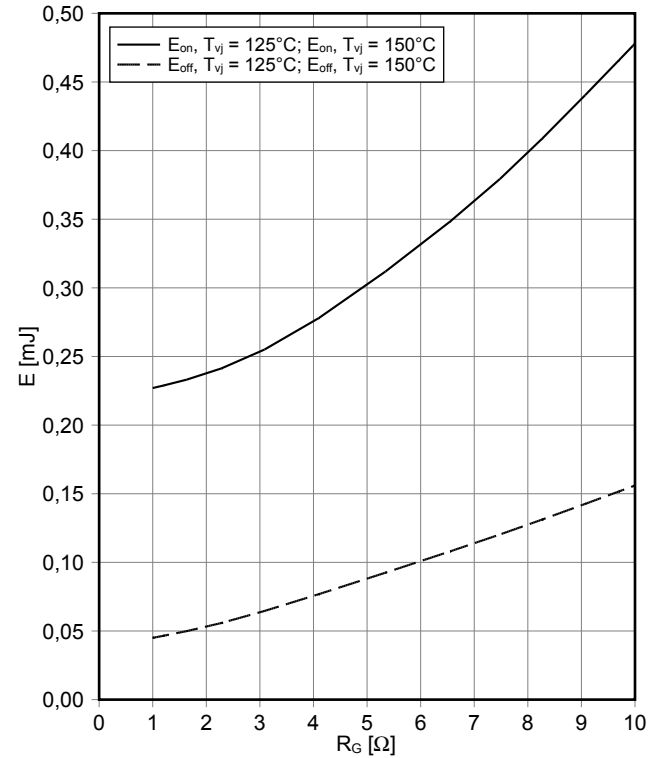
### Schaltverluste MOSFET (typisch) switching losses MOSFET (typical)

$E_{on} = f(I_D)$ ,  $E_{off} = f(I_D)$   
 $V_{GS} = -5\text{ V} / 15\text{ V}$ ,  $R_{Gon} = 1,0\ \Omega$ ,  $R_{Goff} = 1,0\ \Omega$ ,  $V_{DS} = 600\text{ V}$



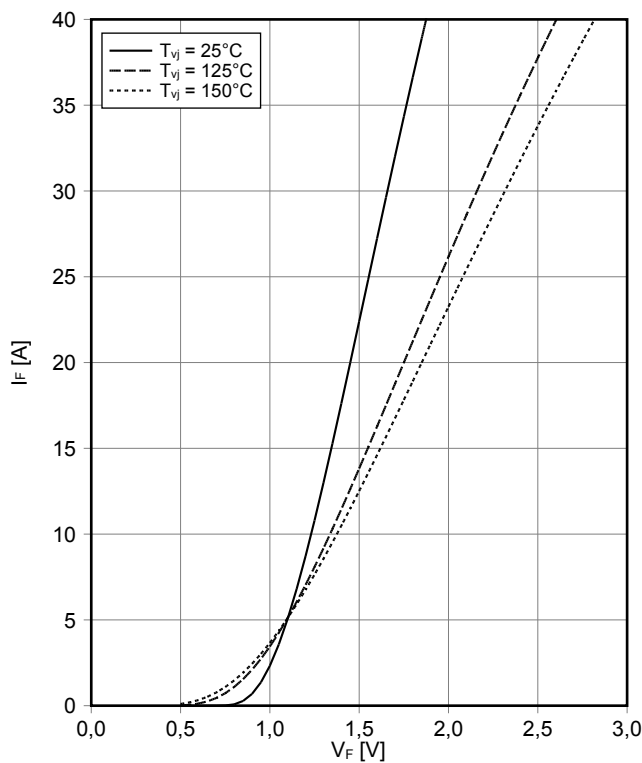
### Schaltverluste MOSFET (typisch) switching losses MOSFET (typical)

$E_{on} = f(R_G)$ ,  $E_{off} = f(R_G)$   
 $V_{GS} = -5\text{ V} / 15\text{ V}$ ,  $I_D = 25\text{ A}$ ,  $V_{DS} = 600\text{ V}$



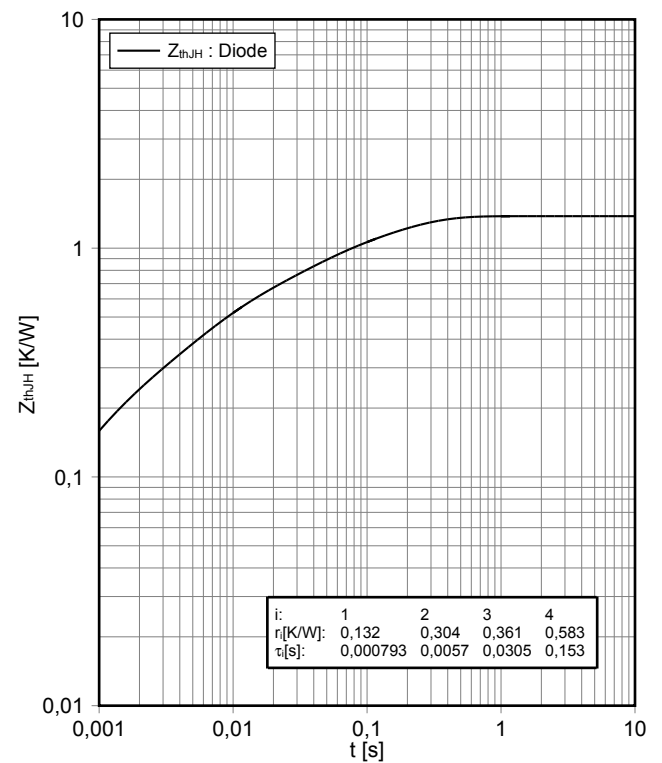
### Durchlasskennlinie der Diode, Hochsetzsteller (typisch) forward characteristic of Diode, Boost (typical)

$I_F = f(V_F)$



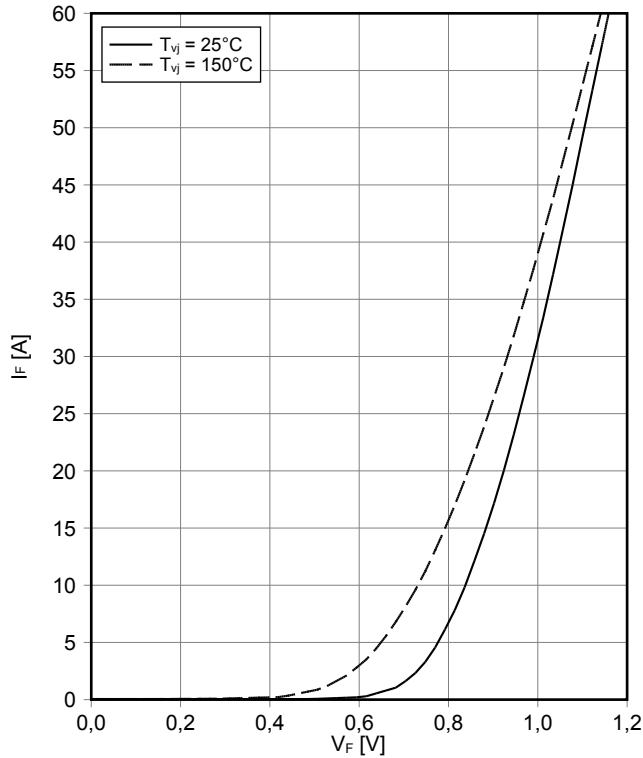
### Transienter Wärmewiderstand Diode, Hochsetzsteller transient thermal impedance Diode, Boost

$Z_{thJH} = f(t)$

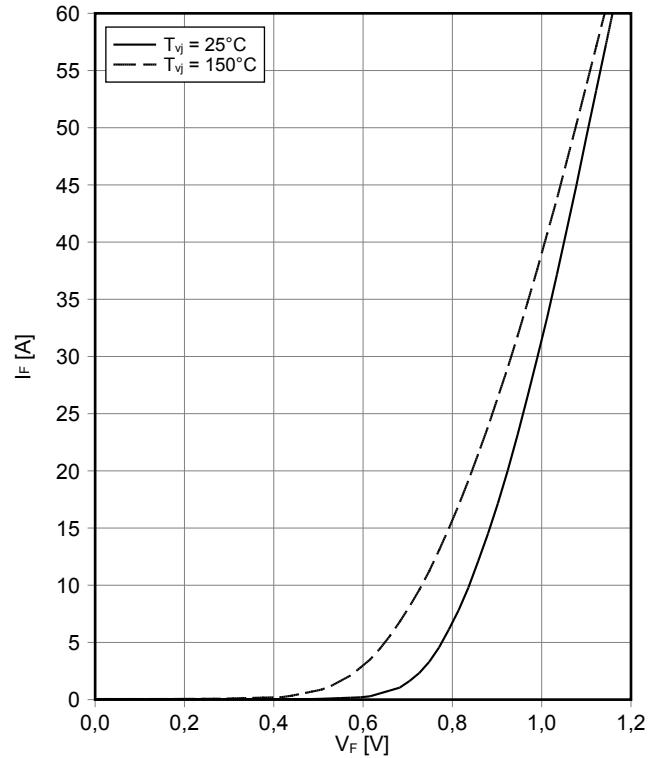


## Vorläufige Daten Preliminary Data

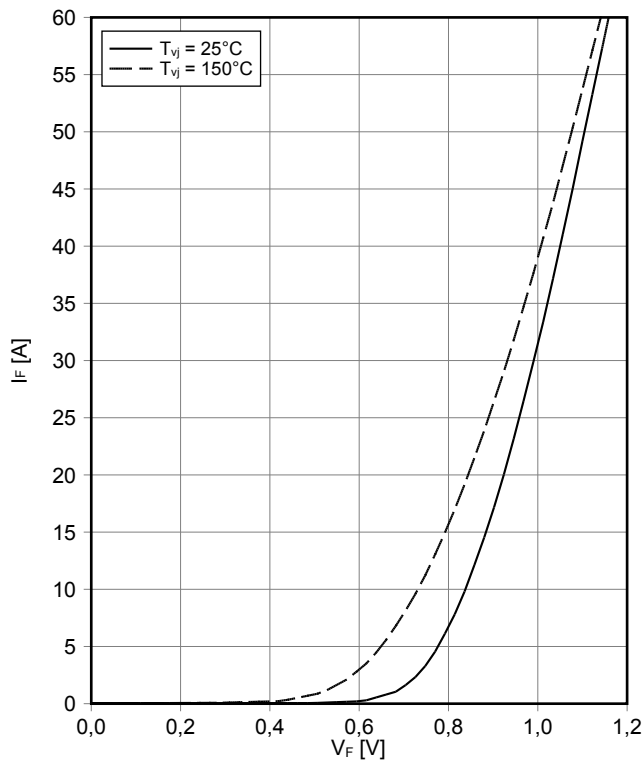
**Durchlasskennlinie der Bypass-Diode (typisch)**  
forward characteristic of Bypass-Diode (typical)  
 $I_F = f(V_F)$



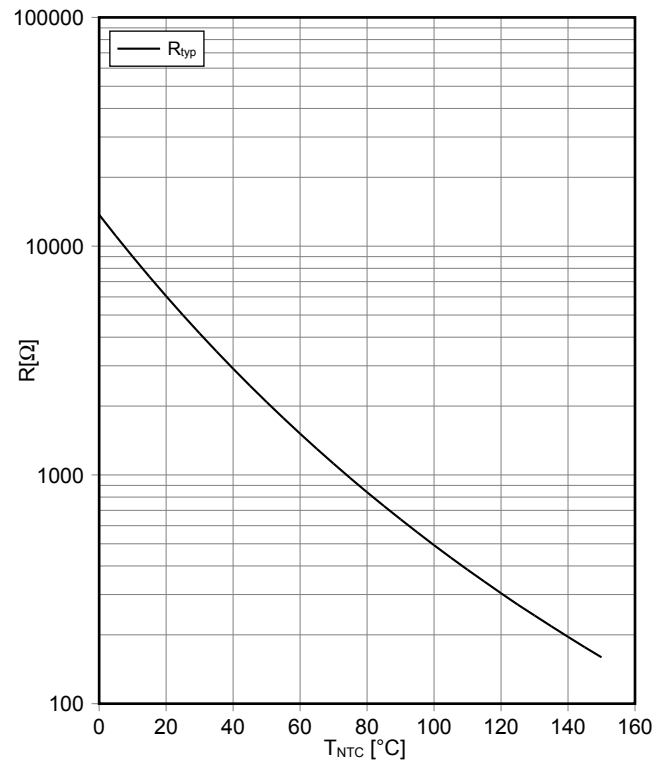
**Durchlasskennlinie der Verpolschutz Diode A (typisch)**  
forward characteristic of Inverse-polarity protection diode A (typical)  
 $I_F = f(V_F)$



**Durchlasskennlinie der Verpolschutz Diode B (typisch)**  
forward characteristic of Inverse-polarity protection diode B (typical)  
 $I_F = f(V_F)$

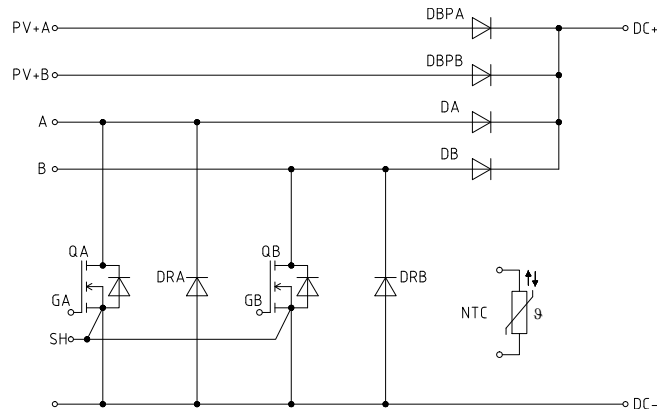


**NTC-Widerstand-Temperaturkennlinie (typisch)**  
NTC-Thermistor-temperature characteristic (typical)  
 $R = f(T)$

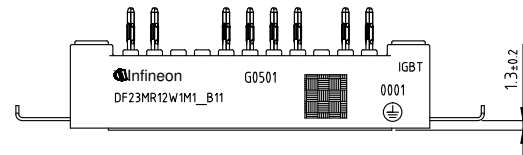
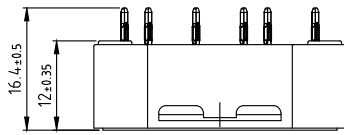




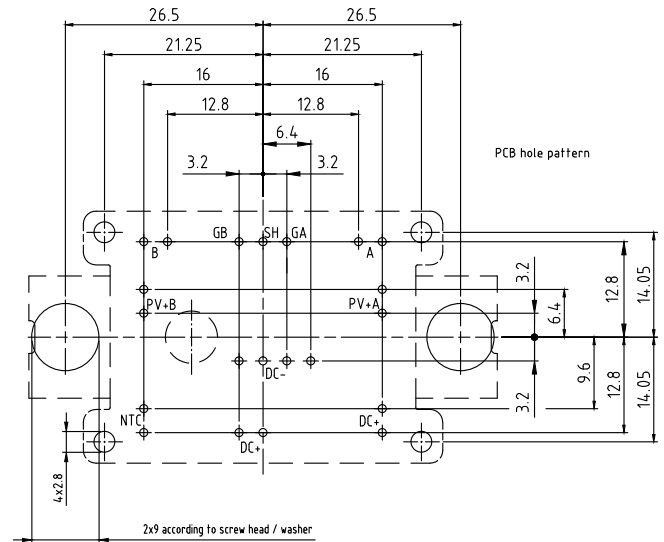
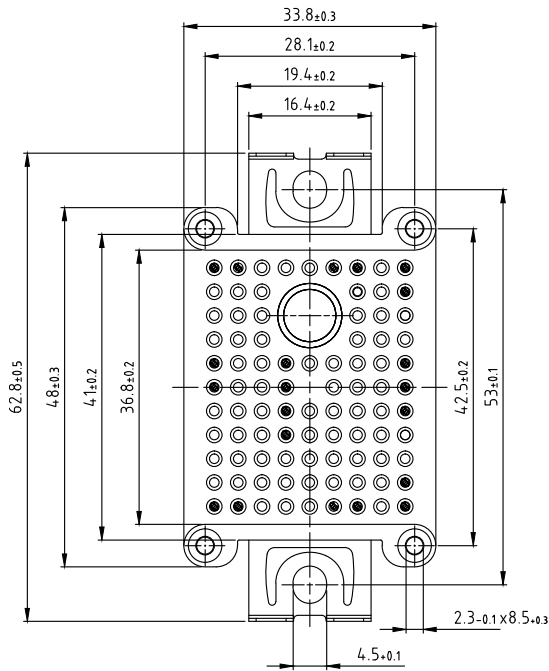
## Schaltplan / Circuit diagram



## Gehäuseabmessungen / Package outlines



- Pin-Grid 3.2mm
- Tolerance of PCB hole pattern  $\pm \phi 0.1$
- Hole specification for contacts see AN 2009-01:  
Diameters of drill  $\phi$  1.15mm  
and copper thickness in hole 25-50 $\mu$ m



**Trademarks**

All referenced product or service names and trademarks are the property of their respective owners.

**Edition 2018-12-13**

**Published by  
Infineon Technologies AG  
81726 München, Germany**

**© 2018 Infineon Technologies AG.  
All Rights Reserved.**

**Do you have a question about this document?  
Email: [erratum@infineon.com](mailto:erratum@infineon.com)**

**WICHTIGER HINWEIS**

Die in diesem Dokument enthaltenen Angaben stellen keinesfalls Garantien für die Beschaffenheit oder Eigenschaften des Produktes ("Beschaffenheitsgarantie") dar. Für Beispiele, Hinweise oder typische Werte, die in diesem Dokument enthalten sind, und/oder Angaben, die sich auf die Anwendung des Produktes beziehen, ist jegliche Gewährleistung und Haftung von Infineon Technologies ausgeschlossen, einschließlich, ohne hierauf beschränkt zu sein, die Gewähr dafür, dass kein geistiges Eigentum Dritter verletzt ist.

Des Weiteren stehen sämtliche, in diesem Dokument enthaltenen Informationen, unter dem Vorbehalt der Einhaltung der in diesem Dokument festgelegten Verpflichtungen des Kunden sowie aller im Hinblick auf das Produkt des Kunden sowie die Nutzung des Infineon Produktes in den Anwendungen des Kunden anwendbaren gesetzlichen Anforderungen, Normen und Standards durch den Kunden.

Die in diesem Dokument enthaltenen Daten sind ausschließlich für technisch geschultes Fachpersonal bestimmt. Die Beurteilung der Eignung dieses Produktes für die beabsichtigte Anwendung sowie die Beurteilung der Vollständigkeit der in diesem Dokument enthaltenen Produktdaten für diese Anwendung obliegt den technischen Fachabteilungen des Kunden.

Sollten Sie von uns weitere Informationen im Zusammenhang mit dem Produkt, der Technologie, Lieferbedingungen bzw. Preisen benötigen, wenden Sie sich bitte an das nächste Vertriebsbüro von Infineon Technologies ([www.infineon.com](http://www.infineon.com)).

**WARNHINWEIS**

Aufgrund der technischen Anforderungen können Produkte gesundheitsgefährdende Substanzen enthalten. Bei Fragen zu den in diesem Produkt enthaltenen Substanzen, setzen Sie sich bitte mit dem nächsten Vertriebsbüro von Infineon Technologies in Verbindung.

Sofern Infineon Technologies nicht ausdrücklich in einem schriftlichen, von vertretungsberechtigten Infineon Mitarbeitern unterzeichneten Dokument zugestimmt hat, dürfen Produkte von Infineon Technologies nicht in Anwendungen eingesetzt werden, in welchen vernünftigerweise erwartet werden kann, dass ein Fehler des Produktes oder die Folgen der Nutzung des Produktes zu Personenverletzungen führen.

**IMPORTANT NOTICE**

The information given in this document shall in no event be regarded as a guarantee of conditions or characteristics ("Beschaffenheitsgarantie"). With respect to any examples, hints or any typical values stated herein and/or any information regarding the application of the product, Infineon Technologies hereby disclaims any and all warranties and liabilities of any kind, including without limitation warranties of non-infringement of intellectual property rights of any third party.

In addition, any information given in this document is subject to customer's compliance with its obligations stated in this document and any applicable legal requirements, norms and standards concerning customer's products and any use of the product of Infineon Technologies in customer's applications.

The data contained in this document is exclusively intended for technically trained staff. It is the responsibility of customer's technical departments to evaluate the suitability of the product for the intended application and the completeness of the product information given in this document with respect to such application.

For further information on the product, technology, delivery terms and conditions and prices please contact your nearest Infineon Technologies office ([www.infineon.com](http://www.infineon.com)).

**WARNINGS**

Due to technical requirements products may contain dangerous substances. For information on the types in question please contact your nearest Infineon Technologies office.

Except as otherwise explicitly approved by Infineon Technologies in a written document signed by authorized representatives of Infineon Technologies, Infineon Technologies' products may not be used in any applications where a failure of the product or any consequences of the use thereof can reasonably be expected to result in personal injury.