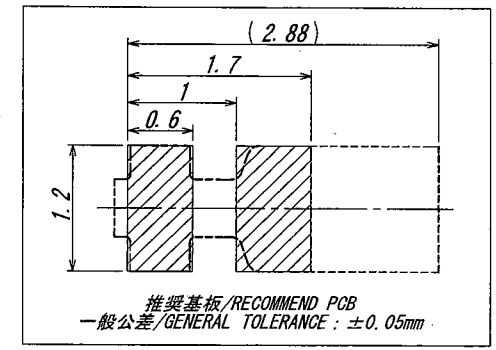
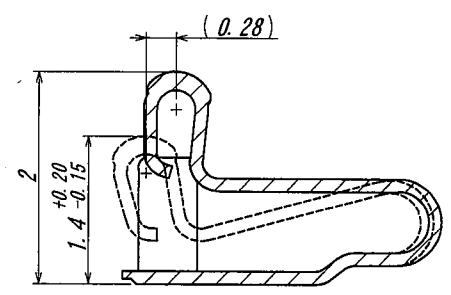
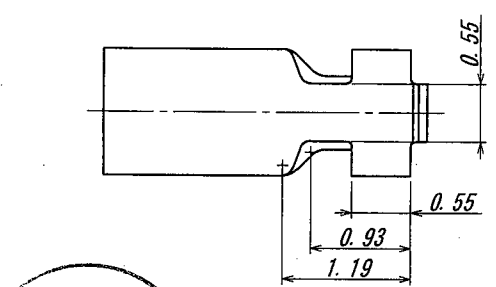
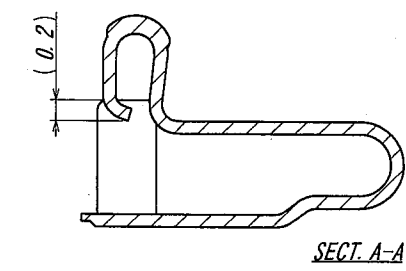
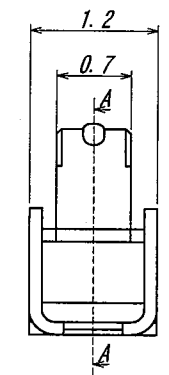
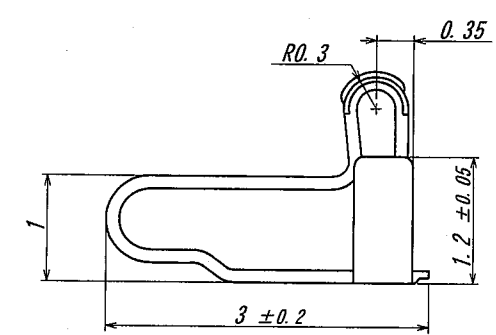
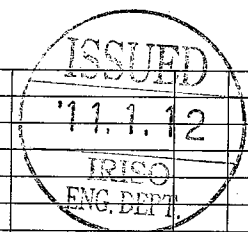


吸着位置/VACUUM POINT



推奨基板/RECOMMEND PCB  
一般公差/GENERAL TOLERANCE: ±0.05mm

NOTE  
 1. 使用圧縮範囲: 1.4 +0.2/-0.15mm  
 COMPRESSION RANGE: 1.4 +0.2/-0.15mm CONTACT HIGHT  
 2. 接触力: 1.0 ± 0.3N (接触高さ: 1.4mm時)  
 CONTACT FORCE: 1.0 ± 0.3N (CONTACT HEIGHT: 1.4mm HIGHT)



MATERIAL 材質 <b>C1990R</b> (t=0.12 ± 0.01)					GENERAL TOLERANCES 一般公差 DIM 寸法 ± 0.2 ANGLE 角度 ±		SCALE 尺度 / DR '11-01-11 J. Oguro CHK '11/11/11 H. Araki & J. Yamada		UNIT 単位 mm		TITLE 名称 <b>4102シリーズ コンタクト</b> <b>SERIES 4102 CONTACT</b>	
FINISH 仕上げ 後めっき/AFTER PLATE ニッケル下地めっき/OVER Ni PLATE : 2μm MIN. 金めっき/AU PLATE: 接点部/CONTACT AREA : 0.1μm MIN. テール部/TAIL AREA : 0.03μm MIN.					3RD. ANG. PROJ. 三角法 		IRISO ELECTRONICS CO., LTD <b>アイリス電子工業株式会社</b>		EDP No		PARTS No 部番 <b>IPS-4102T-01B-GFN1</b>	
DO NOT SCALE DRAWING. THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、アイリス電子工業(株)の所有する情報を含むもので当社の許可なく複製を禁止する。					DWG No 図番 <b>110-104102-002</b>		REV. 0		DWG No 図番 <b>110-104102-002</b>		REV. 0	

