

本製品は、ルネサス エレクトロニクス製のプログラミング機能付きオンチップ・デバッグ・エミュレータ E1 を使用して、マイコンの動作を試すためのターゲット・ボードです。

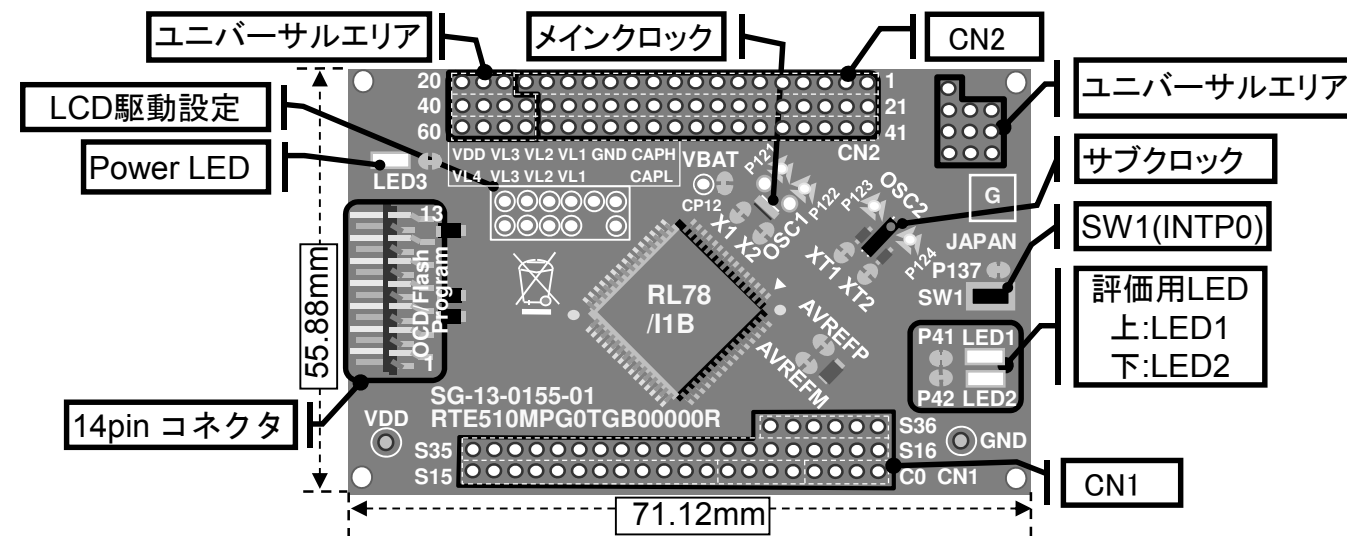
①RL78/I1B ターゲット・ボード(RTE510MPG0TGB00000R)の特徴

- RL78/I1B(R5F10MPG)搭載
- 12MHz と 32.768kHz の発振子を搭載
- ユニバーサル・エリア(2.54mm ピッチ)を搭載
- フラッシュ・メモリ・プログラミングおよびオンチップ・デバッグに対応(TOOL0 端子使用)
- マイコンの端子を周辺ボード・コネクタに配置した高拡張性

②ハードウェア仕様

CPU R5F10MPG	メイン・クロック動作周波数	12MHz(ボード上の発振子を使う場合)
	サブ・クロック動作周波数	32.768kHz
搭載部品	CN1: 周辺ボードコネクタ(2.54mm ピッチ) 20pin ソケット x2, 6pin ソケット x1 (パッドのみ)	
	CN2: 周辺ボードコネクタ(2.54mm ピッチ) 20pin ソケット x3(パッドのみ)	
	CN3: 14pin コネクタ(E1 接続用)	
	Power LED: 赤 x1(LED3)	
	評価用 LED: 黄 x2(LED1 は P41,LED2 は P42 へ接続)	
	評価用 SW: SW1(INTP0 へ接続)	
	メイン・クロック(OSC1): 12MHz 発振子(X1,X2 へ接続)	
	サブ・クロック(OSC2): 32.768kHz 発振子(XT1,XT2 へ接続)	
動作電圧	2.5V~5.5V (OSC1:12MHz 発振子使用時)	

③寸法、部品配置など



基板上的パターンについて:パターンをカットすることで、その回路はオープンとなります。

再度接続させたい場合は半田ショートしてください。

P41,P42 を使用する場合は LED の左のショートパッドをパターンカットしてください。

回路図のパッドの表示 オープン: ショート:

④使用上の注意

- ・本製品に関するサポートはお受けしておりません。初期不良の場合に限り、交換いたします。

The RTE510MPG0TGB00000R is a target board used for evaluating microcontroller operations, using the E1, the Renesas Electronics on-chip debug emulator with programming function.

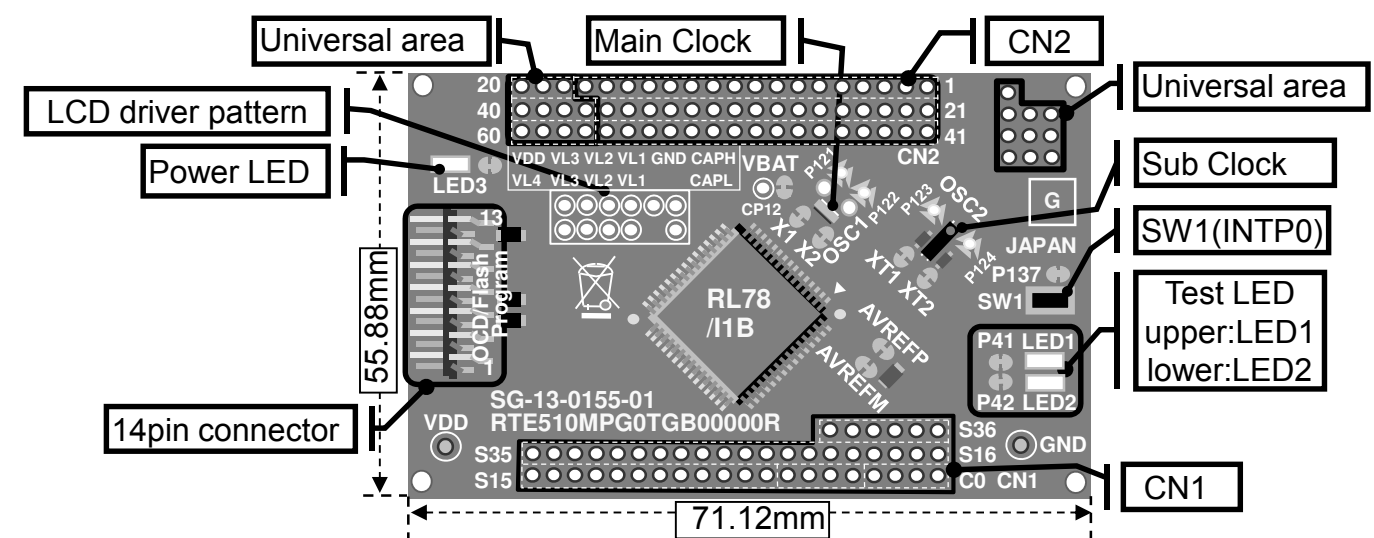
(1) RL78/I1B target board (RTE510MPG0TGB00000R) features

- Incorporates RL78/I1B (R5F10MPG).
- A 12MHz resonator and a 32.768kHz resonator are mounted
- Equipped with universal area (2.54 mm pitch)
- Supports both flash memory programming and on-chip debugging (using TOOL0 pin)
- Highly extendable; peripheral board connectors are equipped with microcontroller pins

(2) hardware specifications

CPU R5F10MPG	Main clock operating frequency	12 MHz. (when use resonator mounted on board)
	Sub clock operating frequency	32.768kHz
Embedded parts	CN1: Peripheral board connectors (2.54 mm pitch), 20-pin socket x 2, 6-pin socket x 1 (pad only)	
	CN2: Peripheral board connectors (2.54 mm pitch), 20-pin socket x 3 (pad only)	
	CN3: 14-pin connector (for E1 connection)	
	Power LED: Red x 1 (LED3)	
	Test LED: Yellow x 2 (LED1 connected to P41, LED2 connected to P42)	
	Test SW: SW1 (connected to INTP0)	
	Main clock (OSC1): 12 MHz resonator(connected to X1 and X2)	
	Sub clock (OSC1): 32.768 kHz resonator(connected to XT1 and XT2)	
Operating voltage	2.5 to 5.5 V (when 12MHz resonator used at OSC1)	

(3) Dimensions and parts layout



Pattern on the board: Splitting this wiring leaves open the relevant circuit ().

To reconnect the circuit, short the circuit by soldering ().

When using P41 and P42, cut off the short pad on the left side of LED.

Showing of the pad on circuit diagram. open: short:

(4) Notes on use

- Renesas Electronics will not provide any support for this board, but the board can be exchanged with a new product only when it has an initial failure.

クロック、ポートの設定方法

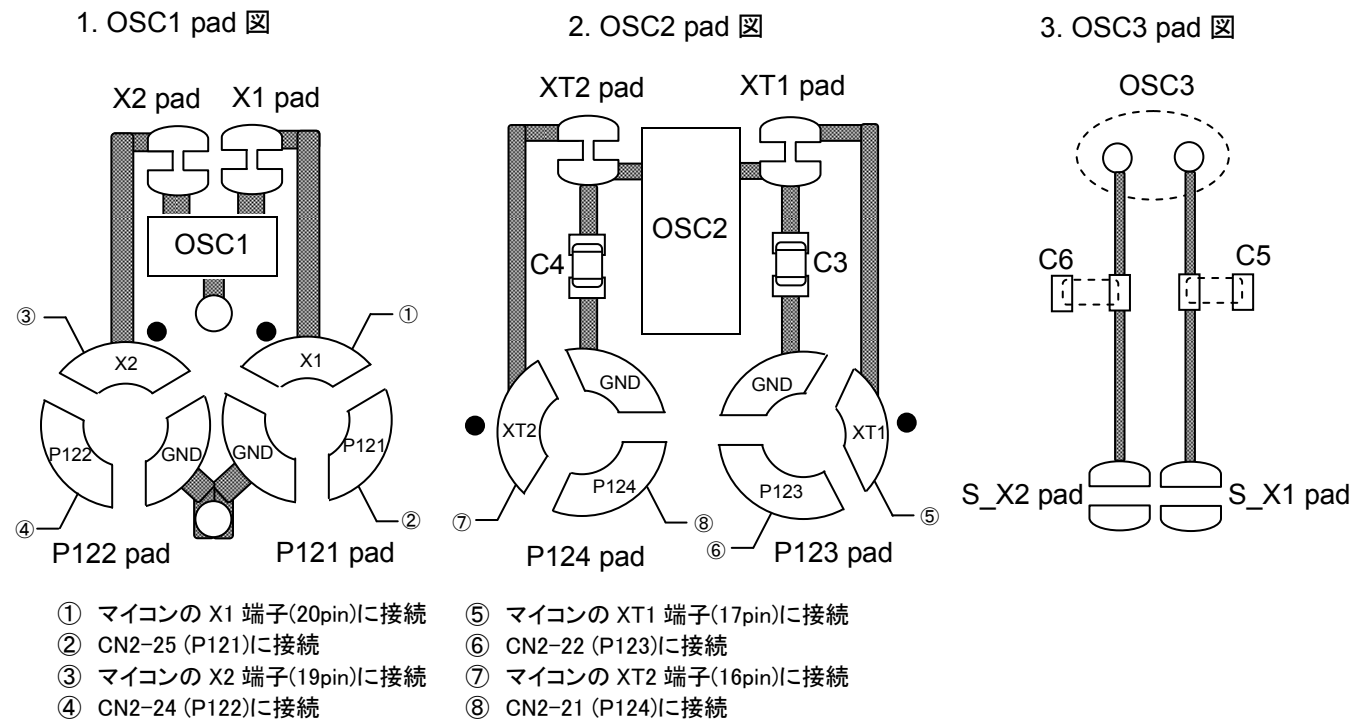
○メインクロックの設定

	OSC1 pad	OSC3 pad (基板裏面)	P121, P122 pad
デフォルト設定: 3端子発振子(OSC1)を使用	X1 pad : short X2 pad : short	S_X1 pad : open S_X2 pad : open	P121 pad : open P122 pad : open
2端子発振子(OSC3)を使用	X1 pad : open X2 pad : open	OSC3, C5, C6の実装 S_X1 pad : short S_X2 pad : short	P121 pad : open P122 pad : open
P121, P122として使用	X1 pad : open X2 pad : open	S_X1 pad : open S_X2 pad : open	P121 pad : X1-P121 short P122 pad : X2-P122 short
発振子(OSC1, OSC3)を使用しない場合	X1 pad : open X2 pad : open	S_X1 pad : open S_X2 pad : open	P121 pad : X1-GND short P122 pad : X2-GND short

○サブクロックの設定

	OSC2 pad	P123, P124 pad
デフォルト設定: 発振子(OSC2)を使用	XT1 pad : short XT2 pad : short	P123 pad : open P124 pad : open
P123, P124をポートとして使用	XT1 pad : open XT2 pad : open	P123 pad : XT1-P123 short P124 pad : XT2-P124 short
発振子(OSC2)を使用しない場合	XT1 pad : open XT2 pad : open	P123 pad : XT1-GND short P124 pad : XT2-GND short

OSC1, OSC2, OSC3 の pad 図



Setting of Clock and port.

- Setting of main clock

	OSC1 pad	OSC3 pad (back of board)	P121, P122 pad
Default setting: Using resonator of 3-pin (OSC1)	X1 pad : short X2 pad : short	S_X1 pad : open S_X2 pad : open	P121 pad : open P122 pad : open
Using resonator of 2-pin (OSC3)	X1 pad : open X2 pad : open	Mounting of OSC3, C5 and C6 S_X1 pad : short S_X2 pad : short	P121 pad : open P122 pad : open
Using P121 and P122	X1 pad : open X2 pad : open	S_X1 pad : open S_X2 pad : open	P121 pad : X1-P121 short P122 pad : X2-P122 short
Don't use resonator (OSC1 and OSC3)	X1 pad : open X2 pad : open	S_X1 pad : open S_X2 pad : open	P121 pad : X1-GND short P122 pad : X2-GND short

- Setting of sub clock

	OSC2 pad	P123, P124 pad
Default setting: Using resonator (OSC2)	XT1 pad : short XT2 pad : short	P123 pad : open P124 pad : open
Using P123 and P124	XT1 pad : open XT2 pad : open	P123 pad : XT1-P123 short P124 pad : XT2-P124 short
Don't use resonator (OSC2)	XT1 pad : open XT2 pad : open	P123 pad : XT1-GND short P124 pad : XT2-GND short

The figure of pad of OSC1, OSC2 and OSC3

